

PLANO INSTRUCIONAL PARA DESENVOLVIMENTO DE ATIVIDADES NÃO PRESENCIAIS

TURMA: 35367 - TSUB.0138 - Eletrônica Digital - Médio [33 h/40 Aulas] CURSO: 614 - Técnico em Eletrotécnica Subsequente - Patos (CAMPUS PATOS), 1º Período, Noturno COMPONENTE CURRICULAR: Eletrônica Digital PROFESSOR(A): Ewerton Romulo Silva Castro	PERÍODO: 2020.1
	CARGA HORÁRIA 80% (60% ANP e 20% Presencial):

TÓPICO	UNIDADE (BIMESTRE/ SEMESTRE)	AULA	TEMA	OBJETIVOS	RECURSOS DIDÁTICO - PEDAGÓGICOS	INSTRUMENTO DE AVALIAÇÃO	PERÍODO	PONTUAÇÃO ATIVIDADE INDIVIDUAL	PONTUAÇÃO ATIVIDADE COLABORATIVA	Carga horária (h/a)
1	1º SEMESTRE Subsequente		Ambientação e apresentação da proposta ao novo formato e revisão do conteúdo	Revisar os conteúdos abordados no início do semestre, com foco na conversão de bases decimal, octal, hexadecimal e binária.	Apresentações digitais, textos e videoaula.	Questionário de avaliação (individual) e fórum de discussão (colaborativo).	12/10 a 18/10	100	0	6h
2	1º SEMESTRE Subsequente		Introdução aos circuitos lógicos	Conhecer as funções, portas lógicas e circuitos lógicos.	Apresentações digitais, textos e videoaula.	Questionário de avaliação (individual) e fórum de discussão (colaborativo).	19/10 a 25/10	100	50	6h
3	1º SEMESTRE Subsequente		Introdução as portas lógicas	Realizar operações lógicas básicas e construir tabelas verdades. Construir circuitos lógicos usando as portas básicas AND, OR e NOT.	Apresentações digitais, textos e videoaula.	Questionário de avaliação (individual) e fórum de discussão (colaborativo).	26/10 a 01/11	100	50	6h
4	1º SEMESTRE Subsequente		Álgebra booleana: conceitos, variáveis, postulados e propriedades	Obter expressões booleanas a partir de circuitos lógicos. Conhecer os postulados, propriedades e teoremas da álgebra de <i>Boole</i> .	Apresentações digitais, textos e videoaula.	Questionário de avaliação (individual) e fórum de discussão (colaborativo).	02/11 a 08/11	100	0	6h
5	1º SEMESTRE Subsequente		Álgebra booleana e portas lógicas – Parte 1	Utilizar o simulador de portas lógicas logsim para expressões booleanas e circuitos lógicos verificando o funcionamento dos mesmos	Apresentações digitais, textos e videoaula.	Questionário de avaliação (individual) e fórum de discussão (colaborativo).	09/11 a 15/11	100	0	4h
6	1º		Álgebra booleana e portas lógicas – Parte	Utilizar o simulador de circuitos e CI para verificar o funcionamento das				100	0	4h

	SEMESTRE Subsequente		2	portas lógicas e seus circuitos	Apresentações digitais, textos e videoaula.	Questionário de avaliação (individual) e fórum de discussão (colaborativo).	16/11 a 22/11			
--	-------------------------	--	---	---------------------------------	---	--	------------------	--	--	--

Pontuação das Atividades Individuais e Colaborativas realizadas na Ambiente Virtual de Aprendizagem	700 pontos
<p>** O docente deve especificar no plano a fórmula de cálculo da pontuação</p> <p>As avaliações serão categorizadas e pontuadas da seguinte maneira:</p> <p>- Atividades Online: Até 700 pontos (Peso 10), dos quais:</p> <p>Atividades Colaborativas (AC): 100 pontos</p> <p>Atividades Individuais (AI): 600 pontos</p> <p>A média final será ponderada e apresentada em uma escala de 0 (zero) a 100 (cem) pontos.</p> <p>O cálculo para obtenção da Média da disciplina será baseado na expressão:</p> <p>Média = (AC+ AI)/7</p>	

Patos, 17 de agosto de 2020

Ewerton Romulo S. Castro - SIAPE 2563928 Professor IFPB Campus Patos

Subcomissão Local de Acompanhamento das atividades não presenciais do curso:

Participante 1	Participante 2	Participante 3	Participante 4
Participante 5	Participante 6	Participante 7	Participante 8