

TURMA : Primeiro Período							PERÍODO: 2020.1		
CURSO: Técnico Subsequente em Equipamentos Biomédicos							CARGA HORÁRIA:		
COMPONENTE CURRICULAR: Circuitos Lógicos							70%		
PROFESSOR: Marcos Moura Bandeira									

TÓPICO	UNIDADE	AULA	TEMA	OBJETIVOS	RECURSOS DIDÁTICO-PEDAGÓGICOS	INSTRUMENTO DE AVALIAÇÃO (diagnóstica/ avaliativa)	PERÍODO	ATIVIDADE INDIVIDUAL/ PONTUAÇÃO	ATIVIDADE COLABORATIVA / PONTUAÇÃO	Carga Horária (h / aula)
01	1	1	Revisão	<p>Geral:</p> <ul style="list-style-type: none"> _ Conhecer os sistemas de numeração binário, decimal, hexadecimal e o código BCD. <p>Específicos:</p> <ul style="list-style-type: none"> _ Conversão entre os sistemas de numeração; _ Citar vantagens do sistema de numeração hexadecimal; _ Conhecer linguagem de máquina; _ Contar em hexadecimal; _ Representar um número decimal usando o código BCD; 	<p>PDF</p> <p>Google Classroom</p> <p>Slide apresentação Power Point</p>	<p>Questionamento</p> <p>Resolução de exercícios</p> <p>Lista de exercícios</p>	09 a 14/09	-	-	4
02	1	2	Revisão	<p>Geral:</p> <ul style="list-style-type: none"> _ Conhecer as portas lógicas básicas. <p>Específicos:</p> <ul style="list-style-type: none"> _ Entender os conceitos das portas lógicas AND, NAND, OR, NOR e INVERSOR; 	<p>PDF</p> <p>Google Classroom</p> <p>Slide apresentação Power Point</p>	<p>Questionamento</p> <p>Resolução de exercícios</p> <p>Lista de exercícios</p>	14 a 21/09	10	10	4
03	1	3	Portas Lógicas e Tabela Verdade	<p>Geral:</p> <ul style="list-style-type: none"> _ Conhecer as portas lógicas básicas. <p>Específicos:</p> <ul style="list-style-type: none"> _ Entender os conceitos das portas lógicas AND, NAND, OR, NOR e INVERSOR; _ Descrever as operações das portas lógicas; _ Construir as tabelas-verdades para as portas lógicas; _ Escrever as expressões booleanas para as portas lógicas; 	<p>PDF</p> <p>Google Classroom</p> <p>Slide apresentação Power Point</p>	<p>Questionamento</p> <p>Resolução de exercícios</p> <p>Lista de exercícios</p>	21 a 28/09	10	10	4
04	1	4	Software de Simulação Proteus	<p>Geral:</p> <ul style="list-style-type: none"> _ Conhecer o Software de Simulação Proteus. <p>Específicos:</p> <ul style="list-style-type: none"> _ Efetuar as simulações das portas lógicas; _ Simular circuitos lógicos combinacionais; _ Projetar e simular circuitos lógicos. 	<p>PDF</p> <p>Google Classroom</p> <p>Software de Simulação Proteus</p>	<p>Questionamento</p> <p>Resolução de exercícios</p> <p>Lista de circuitos para a simulação</p>	28/09 a 05/10	10	10	4
05	1	5	Circuitos Lógicos	<p>Geral:</p> <ul style="list-style-type: none"> _ Projetar circuitos lógicos. <p>Específicos:</p> <ul style="list-style-type: none"> _ Descrever circuitos lógicos algebricamente; _ Implementar circuitos lógicos usando as portas básicas AND, OR e INVERSOR; _ Construir a tabela verdade dos circuitos; _ Analisar a tabela verdade; _ Simplificar os circuitos lógicos. 	<p>PDF</p> <p>Google Classroom</p> <p>Slide apresentação Power Point</p> <p>Software de Simulação Proteus</p>	<p>Questionamento</p> <p>Resolução de exercícios</p> <p>Lista de circuitos para a resolução e simulação</p>	05 a 12/10	20	20	4

TÓPICO	UNIDADE	AULA	TEMA	OBJETIVOS	RECURSOS DIDÁTICO-PEDAGÓGICOS	INSTRUMENTO DE AVALIAÇÃO (diagnóstica/avaliativa)	PERÍODO	ATIVIDADE INDIVIDUAL/ PONTUAÇÃO	ATIVIDADE COLABORATIVA/ PONTUAÇÃO	Carga Horária (h / aula)
05	1	5	Teoremas Booleanos	Geral: _ Utilizar os teoremas para simplificar circuitos lógicos. Específicos: _ Demonstrar os teoremas booleanos; _ Utilizar os teoremas booleanos para simplificar circuitos lógicos;	PDF Google Classroom Slide apresentação Power Point	Questionamento Resolução de exercícios	13 a 19/10	10	10	4
06	1	6	Teoremas Booleanos	Geral: _ Demonstrar os teoremas de DeMorgan; _ Utilizar os teoremas de DeMorgan para projetar e simplificar circuitos lógicos.	Software de Simulação Proteus	Lista de circuitos para a resolução e simulação	19 a 26/10	20	20	4
07	1	7	Álgebra Booleana	Geral: _ Utilizar a simplificação algébrica para projetar circuitos lógicos. Específicos: _ Utilizar a álgebra booleana para simplificar circuitos lógicos complexos; _ Projetar circuitos lógicos combinacionais complexos.	PDF Google Classroom Slide apresentação Power Point	Questionamento Resolução de exercícios Lista de circuitos para a resolução e simulação	26/10 a 02/11	20	10	4
08	1	8	Recuperação	Avaliação de Recuperação			03 a 09/11			4
09	1	9	Avaliação Final	Avaliação Final			09 a 16/11			4

Obs: Primeira nota, pontos computados das Atividades individuais e Colaborativas no período de 14/09 a 12/10/2020;
 Segunda nota, pontos computados das Atividades individuais e Colaborativas no período de 13/10 a 02/11/2020.

João Pessoa, / / 2020

Prof. Marcos Moura Bandeira

TÓPICO	UNIDADE	AULA	TEMA	OBJETIVOS	RECURSOS DIDÁTICO-PEDAGÓGICOS	INSTRUMENTO DE AVALIAÇÃO (diagnóstica/ avaliativa)	PERÍODO	ATIVIDADE INDIVIDUAL/ PONTUAÇÃO	ATIVIDADE COLABORATIVA/ PONTUAÇÃO	Carga Horária (h / aula)
10	1	10					16 a 23/11			
11	1	11					23 a 30/11			
12	1	12					30/11 a 07/12			
13	1	13					07 a 14/12			
14	1	14					14 a 18/12			