

<b>PLANO DE DISCIPLINA</b>
<b>NOME DO COMPONENTE CURRICULAR:</b> Eletrônica Analógica
<b>CURSO:</b> Técnico em Eletrotécnica
<b>PERÍODO:</b> 2º
<b>CARGA HORÁRIA:</b> 33h
<b>DOCENTE RESPONSÁVEL:</b> Alvaro de Medeiros Maciel

<b>EMENTA</b>
<ul style="list-style-type: none"> <li>❑ Conceitos Básicos. Semicondutores. Diodos e tipos de diodos. Circuitos com diodos. Transistor Bipolar de Junção e circuitos CC envolvendo os TBJs. Transistor de Efeito de Campo. MOSFETS. Tiristores. Amplificadores operacionais. Osciladores.</li> </ul>

<b>OBJETIVOS</b>
<p><b>Geral</b></p> <ul style="list-style-type: none"> <li>❑ Ao final desta disciplina o aluno deverá ser capaz de reconhecer e montar circuitos eletrônicos básicos envolvendo componentes ativos e passivos tais como diodos, TBJs, FETS, MOSFETS e AMP-OPs. Entender os circuitos geradores de sinais.</li> </ul> <p><b>Específicos</b></p> <ul style="list-style-type: none"> <li>❑ Conhecer os fundamentos dos semicondutores.</li> <li>❑ Conhecer e montar circuitos com diodos.</li> <li>❑ Conhecer e montar circuitos com TBJ.</li> <li>❑ Conhecer e montar circuitos com FETS e MOSFETS.</li> <li>❑ Conhecer o tiristor e sua aplicação na indústria moderna (como introdução à eletrônica de potência).</li> <li>❑ Conhecer e montar circuitos com CIs Amp-Ops.</li> <li>❑ Montar um oscilador senoidal.</li> </ul>

## CONTEÚDO PROGRAMÁTICO

1. Introdução (revisão eletricidade básica).
2. Materiais semicondutores.
3. Teoria dos diodos.
4. Circuitos com Diodos.
5. Transistores de Junção Bipolares
6. JFETs.
7. MOSFETS.
8. Amplificadores Operacionais.
9. Osciladores e sua aplicação na geração de sinais.

## METODOLOGIA DE ENSINO

- ❑ Aulas teóricas expositivas ilustradas com recursos audiovisuais, utilizando software de apresentação e material disponível na Internet
- ❑ Aulas práticas em laboratório de eletrônica analógica utilizando os mesmos kits de eletrônica digital da datapool, auxiliado por meio de roteiros experimentais (guias de experimento) com no máximo 4 alunos por kit.

## AVALIAÇÃO DO PROCESSO DE ENSINO E APRENDIZAGEM

- ❑ 01 avaliação teórica após a conclusão da unidade 5
- ❑ 01 avaliação teórica após a conclusão da unidade 9
- ❑ 02 avaliações práticas distribuídas da seguinte forma:  
01 avaliação englobando circuitos retificadores em meia ponte e polarização CC de TBJ, FETs e MOSFETS  
01 avaliação englobando amplificadores operacionais e ponte de Wien

## RECURSOS NECESSÁRIOS

- ❑ Quadro branco.
- ❑ Marcadores para quadro branco.
- ❑ Sala de aula com microcomputador e projetor multimídia, com acesso à Internet, para apresentação de slides ou material multimídia utilizado nas aulas teóricas.
- ❑ Laboratório de eletrônica analógica contendo kits da datapool com componentes de hardware específicos.

## BIBLIOGRAFIA

### Referência/Bibliografia Básica

MALVINO, A. Bates, David J. **Eletrônica 7ª edição**. McGraw-Hill. 2007.

### Referência/Bibliografia Complementar

Boylestad, Robert L. e Nashelsky, Louis. **Dispositivos Eletrônicos e Teoria de Circuitos 8ª edição**. Pearson Education do Brasil, 2004.

Adel S. Sedra e Kenneth C. Smith. **Microeletrônica, 5ª edição**. Pearson Education do Brasil, 2007.