



INSTITUTO FEDERAL DA PARAÍBA

CAMPUS GUARABIRA

CURSO TÉCNICO EM INFORMÁTICA INTEGRADO AO ENSINO MÉDIO

TURMA: 2º ANO

PERÍODO: 2021

CARGA HORÁRIA: 67h/r

CARGA HORÁRIA NO AVA (50,75%): 34h/r

COMPONENTE CURRICULAR: Arquitetura de Computadores

PROFESSOR: Otacílio de Araújo Ramos Neto

PLANO INSTRUCIONAL - 2021

UNID.	AULA	PERÍODO	TEMA	OBJETIVOS	RECURSOS DIDÁTICOS	INSTRUMENTO DE AVALIAÇÃO	PONTUAÇÃO				C/ HORÁRIA (h/r)		
							AC	AI	AA	TOTAL	ASI	AAS	Total
1º BIMESTRE	1	16/06/2021 a 23/06/2021	Apresentação do curso	Conhecer os objetivos da disciplina de Arquitetura de Computadores	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	2	12/07/2021 a 16/07/2021	Histórico e gerações dos computadores parte 1	Conhecer o histórico de desenvolvimento dos computadores.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	3	19/07/2021 a 23/07/2021	Histórico e gerações dos computadores parte 2	Conhecer o histórico de desenvolvimento dos computadores.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	Formulário disponível em ferramenta Web			100	100	1	1	2
	4	26/07/2021 a 30/08/2021	Álgebra de Boole.	Conhecer a álgebra de Boole.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	5	02/08/2021 a 06/08/2021	Funções lógicas na forma canônica.	Compreender a representação de funções lógicas na forma canônica.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	6	09/08/2021 a 13/08/2021	Funções lógicas na forma compacta.	Compreender a representação de funções lógicas na forma compacta.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	7	16/08/2021 a 20/08/2021	Simplificação de funções lógicas usando álgebra de Boole.	Realizar a simplificação de funções lógicas utilizando a álgebra de Boole.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	8	23/08/2021 a 27/08/2021	Semana de verificação de aprendizagem.	Verificar os conhecimentos adquiridos.	Aula por videoconferência e instrumento de avaliação.	Formulário disponível em ferramenta Web			100	100	1	2	3
TOTAL									200	200	8	9	17

LEGENDA: AC = Atividade Colaborativa; AI = Atividade Individual; AA = Atividade Avaliativa; ASI = Atividade Síncrona; AAS = Atividade Assíncrona.

UNID.	AULA	PERÍODO	TEMA	OBJETIVOS	RECURSOS DIDÁTICOS	INSTRUMENTO DE AVALIAÇÃO	PONTUAÇÃO				C/ HORÁRIA (h/r)		
							AC	AI	AA	TOTAL	ASI	AAS	Total
2º BIMESTRE	1	30/08/2021 a 03/09/2021	Simplificação de funções lógicas utilizando Mapa de Karnaugh. Até 3 variáveis.	Realizar a simplificação de função utilizando Mapa de Karnaugh de até 3 variáveis.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	2	06/09/2021 a 10/09/2021	Simplificação de funções lógicas utilizando mapa de Karnaugh. Até 4 variáveis.	Realizar a simplificação de função utilizando Mapa de Karnaugh de até 4 variáveis.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	3	13/09/2021 a 17/09/2021	Resolução de exercícios empregando Mapa de Karnaugh.	Resolver exercícios utilizando Mapa de Karnaugh.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	4	20/09/2021 a 24/09/2021	Semana de verificação de aprendizagem.	Verificar os conhecimentos adquiridos.	Aula por videoconferência e instrumento de avaliação.	Formulário disponível em ferramenta Web			100	100	1	1	2
	5	27/09/2021 a 01/10/2021	Princípios básicos do funcionamento de transistores MOSFET.	Compreender o funcionamento de forma simplificada de um transistor MOSFET.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	6	04/10/2021 a 08/10/2021	Circuitos combinacionais.	Conhecer o projeto básico de um circuito combinacional.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	7	11/10/2021 a 15/10/2021	Meio somador e somador completo.	Compreender como é construído um meio somador e somador completo.	Videoaula utilizando lousa digital e vídeo em servidor de vídeos	A avaliação será realizada na semana das atividades avaliativas					1	1	2
	8	18/10/2021 a 22/10/2021	Semana de verificação de aprendizagem.	Verificar os conhecimentos adquiridos.	Aula por videoconferência e instrumento de avaliação.	Formulário disponível em ferramenta Web			100	100	1	2	3
TOTAL									200	200	8	9	17

LEGENDA: AC = Atividade Colaborativa; AI = Atividade Individual; AA = Atividade Avaliativa; ASI = Atividade Síncrona; AAS = Atividade Assíncrona.

Organização Metodológica do Sistema de Pontuação do Componente Curricular

UNIDADES	Tipos de Atividades	Pontuação	Pontuação Total da Unidade	Pontuação Total do Componente Curricular
1º BIMESTRE	Atividades Colaborativas (AC)		200	O cálculo para a obtenção da Média do Componente Curricular é feito da seguinte maneira: Soma das Atividades Avaliativas dividido por 2
	Atividades Individuais (AI)			
	Atividades Avaliativas (AA)	200		
2º BIMESTRE	Atividades Colaborativas (AC)		200	O cálculo para a obtenção da Média do Componente Curricular é feito da seguinte maneira: Soma das Atividades Avaliativas dividido por 2
	Atividades Individuais (AI)			
	Atividades Avaliativas (AA)	200		

